



PATENT ABSTRACTS OF JAPAN

(11) Publication number: 04208803 A

(43) Date of publication of application: 30 . 07 . 92

(51) Int. CI

G01B 11/00

G01B 11/24

G01N 21/88

G06F 15/62

H05K 13/08

(21) Application number: 02341271

(22) Date of filing: 30 . 11 . 90

(71) Applicant:

YASKAWA ELECTRIC CORP

(72) Inventor:

INOUE TAKESHI SERITSU MITSUO

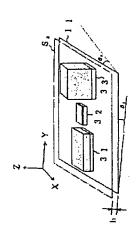
(54) APPARATUS FOR INSPECTING MOUNTING OF PRINTED CIRCUIT BOARD

(57) Abstract:

PURPOSE: To achieve the rationalization of inspection by detecting the inclination of a board from the three-dimensional data at three points where no parts are mounted on the board and setting the plane parallel to the board to a threshold value to binarize said data.

CONSTITUTION: An X-Y plane is set to a reference surface and three points where no parts are mounted of a printed circuit board 11 respectively inclined by angles &theta,1, &theta,2 with respect to X and Y-axes are selected to calculate coordinates and the plane S2 parallel to the surface of the board 11 and separated from said surface by a distance (h) is set to a threshold value to binarize three-dimensional data to obtain a binary image. The size, position and inclination of each part are calculated on the basis of the obtained binary image and compared with preset standard values. By this method, the inspection accuracy of the mounting state of parts can be enhanced even when the printed circuit board is inclined.

COPYRIGHT: (C)1992,JPO&Japio



爾日本園特許庁(JP)

① 特許出願公開

⑫ 公 開 特 許 公 報 (A)

平4-208803

®Int. Cl. 5	識別記号	庁内整理番号	❸公開	平成 4 年(1992) 7 月30日
G 01 B 11/00 11/24	H K	7625-2F 9108-2F		
G 01 N 21/88	F	2107-2 J 2107-2 J		
G 06 F 15/62 H 05 K 13/08	405 B B	8526-5Ľ 8315-4E		
		審査請求	注 未請求 記	青求項の数 1 (全4頁)

会発明の名称 ブリント基板実装検査装置

②特 願 平2-341271

②出 頗 平2(1990)11月30日

@発明者 井上

埼玉県入間市大字上藤沢字下原480番地 株式会社安川電

機製作所東京工場内

@発明者 瀬立 光夫

埼玉県入間市大字上藤沢字下原480番地 株式会社安川電

機製作所東京工場内

勿出 願 人 株式会社安川電機

福岡県北九州市八幡西区黒崎城石2番1号

明細

1. 発明の名称

プリント基板実装検査装置

2. 特許請求の範囲

3 次元情報入力手段と、前記 3 次元情報入力手段と、前記 3 次元情報人力手段により得られる 3 次元情報からプリント基板の 預きを検出し、プリント基板に平行な平面をしまい 値として前記 3 次元情報を 2 値化する手段とり 2 値化された 画像に存在する対象物の大きさ、位置、 領きを求める手段を 備えたことを特徴とするプリント基板実装検査装備。

3. 発明の詳細な説明

【産業上の利用分野】

本発明は、プリント基板上の部品が実装されていない3点の3次元情報から基板の傾きを検出し、 基板に平行な平面をしきい値として3次元情報を 2値化する事により得られる2値面像を利用して プリント基板に実装されている部品の検査をする 装置に関する。

【従来の技術】

従来、プリント基板実装検査はカメラにより撮 影される明暗を表すグレー画像を2値化した2値 画像を解析して行われていた。

[発明が解決しようとする課題]

しかし、ブリント基板やブリント基板上の部品の明暗差が少ないため、適切な 2 値化が困難という問題があった。

本発明は、明暗差が少ない場合も適切な 2 館化 が行える装置を提供することを目的とする。

【課題を解佚するための手段】

本発明は、ブリント基板上の部品が実装されていない 3 点の 3 次元情報から基板の傾きを検出し、ブリント基板に平行な平面をしきい値として 3 次元情報を 2 質化することにより 2 値関係を作成し、これを利用してブリント基板を検査する手段を備えるものである。

【作用】

上記手段により、都品が実装されたプリント基 板の時空間数分法等による3次元情報から、プリ

特間平4-208803 (2)

ント基板の傾きを検出し、プリント基板に平行な 平面をしきい値とし、 3 次元情報を 2 値化することにより得られる 2 値画像を利用しプリント基板 の部品実装状態を検査する。

【実施的】

以下、本発明の実施例を図面を参照にして詳細に説明する。第1図は、例えば3次元情報を得る手段として時空間微分法を利用した場合の本発明の構成例を示すもので、11は検査するブリント基板、12、13は操像装置、14は光源、15は面像処理装置である。時空間数分法では、3次元情報入力手段として2つの操像装置を用いる。

第2図は、3次元情報を得る手段のひとつとして時空間数分法の原理を説明する図である。

第3図は検査しようとするブリント基板で、3 1、32、33はブリント基板 I 1 上にの せられた各々異なった高さを持つ部品である。

第4図は、第3図において、基準平面を基板表面とし、プリント基板表面からの高されをしまい値として2値化する事により得られる2値画像で

ント基板 1 1 の時空間 数分法により得られる 3 次 元情報を概念的に示している。 ブリント基板!! の都品が実装されてない 3 点の座標を

P1 (X1, Y1).

P2-(X2, Y2),

P3 (X3, Y3) とするとブリント基板 l l の表面に平行で h 腫れた平面 S 2 は

AX+BY+CZ+D=0

で表わされる。ただし

A=(Y2-Y1)(Z3-Z1)-(Y3-Y1)(Z2-Z1)

B = (X3 - X1)(Z2 - Z1) - (X2 - X1)(Z3 - Z1)

C = (X2 - X1)(Y3 - Y1) - (X3 - X1)(Y2 - Y1)

D=-h(A2+B2+C2)1/2-AX1-8Y1-CZ1

平面S2 をしきい値として3 次元情報を2 値化 し、図中ドットで示される

 $Z \ge - (D + AX + BY) / C$

の領域をし、他の領域を 0 とすると第 4 図に示す 2 値質像が得られる。この 2 位画像より各部品の 大きさ、実装位置、係きを求め、予め用意された 個単値と比較することにより実装状態の良否を料 ある。第2 図に示される、 基準面に対対型かれている。 第4 で 2 つの機能を置して、 1 3 が置かれて 6 の 数を単面とは 5 られたい 8 年 で 6 年 で 7 年 を 7 で 8 年 で

 $h(x1) = \Delta XH/(D+\Delta X)$ が成り立つ。故に ΔX が解れば、基準面からの高さh(x1)を求めることが出来る。時空関数分法詳細については、特開昭 63-27981を参照されたい。

第3 図に、X - Y 平面を基準面とし、基準面の X 軸に対して θ 1 、 Y 軸に対して θ 2 傾いたプリ

断する。

【発明の効果】

本発明のプリント基板検査装置は、時空間微分 法等による部品が実装されたプリント基板の3次 元情報から、プリント基板の傾きを検出し、プリ ント基板の部品実装状態を検査するので、プリン ト基板が傾いていても検査特度が高いという効果 がある。

4. 図面の簡単な説明

第1 図は例えば3 次元情報を得る手段として時空間数分法を利用した場合の本発明の構成例を示す図、第2 図は3 次元情報を得る手段のひとつとして時空間数分法の原理を説明する図、第3 図は検査しようとするプリント基板を示す図、第4 図は第3 図に於てプリント基板の表面を基準平面とし、プリント基板表面からの高されをしぎい値として2 値化する事により得られる2 値画像である。

【符号の説明】

11…検査するプリント落板

12、13…操像装置

14…光票

15… 画像処理装置

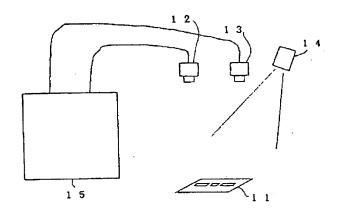
31、32、33…ブリント基板11上にのせ

られた各々異なった高さを持つ部品

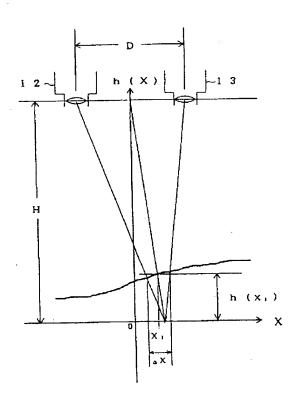
特許出籍人 株式会社 安川電機製作所

代表者 菊 池

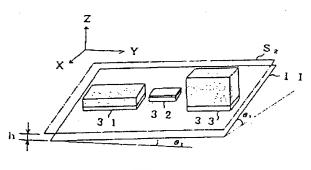




第12



第 2 図



第3図

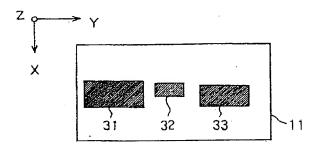
特間平4-208803 (4)

手続補正書(方式)



平成 3年 3月25日

図面の浄書



第 4 図

特許庁長官 植 松 敏 殿

- 1.事件の表示 平成2年 特許順 第341271号
- 2. 発明の名称 プリント基板実装検査装置
- 3. 補正をする者 事件との関係 特許出願人 住所 北九州市八幡西区大字顧田 2 3 4 6 番地 氏名 (6 6 2) 株式会社 安川館機製作所 代表者 菊 池 功
- 4. 補正命令の日付(発送日) 平成3年3月12日
- 5. 補正の対象 四面
- 6. 補正の内容 鮮明に描いた第4因

